**附 件：**

**西电国微EDA研究院研究生培养基地**

**教师及企业知名专家简介**

1. **核心团队教师**

**（一）项目负责人：游海龙 博士，西安电子科技大学副教授**

个人简历：1998年-2002年 西安电子科技大学 学士  
2002年-2006年 西安电子科技大学 博士

2011年-2012年 美国佐治亚理工学院 博士后

西安电子科技大学微电子学院副教授，微电子学与固体电子学、集成电路工程学科硕士研究生导师；兼聘西安电子科技大学经济管理学院管理科学与工程学科硕士生导师。

主要研究方向为微电路制造过程控制与评价技术、微电路可靠性评价与失效机理等领域。2005年至今，主持、参与包括国家自然科学基金、省部级课题二十余项。发表论文20余篇，其中被SCI、EI检索二十余篇；出版两部教材，专利10余项；主讲的本科与研究生课程包括《半导体器件物理》、《集成电路计算机辅助设计》以及《Spice电路模拟与仿真》。

**（二）技术负责人：史江一 博士，西安电子科技大学副教授**

个人简历：1991年-1995年 西安电子科技大学 学士

2002年-2007年 西安电子科技大学 博士

2006年 欧洲IMEC数字集成电路设计学习

有多年企业工程研发经历和丰富的教学科研经验，长期从事集成电路设计与实现、集成电路安全可靠性、雷达信号处理等方面的研究工作。主持完成过多项863/973科研项目、国家部委科研项目，以及企业合作科研项目。荣获一项省部级科学技术奖，获授权发明专利三十余项，其中美国专利两项，发表SCI、EI等检索论文40余篇。

作为主要研究人员承担国家部委科研项目，XXX处理器设计，主持中兴通讯合作项目网络处理器关键架构技术研究；主持国家部委预研项目，XXX信号处理关键IP技术研究；主持华为技术有限公司合作项目MEMC及V-By-O架构技术研究；主持航天五院合作项目宇航级数字元器件虚拟仿真技术研究；参与国家长大研发计划973可信集成电路设计项目；RISC-V架构研究。

**（三）主要成员：刘伟峰 博士，西安电子科技大学副教授**

长期从事单芯片集成设计技术和测试技术研究，对于硅基CMOS集成电路设计与测试具有长期的研究基础和实践经验。作为主要技术负责人，曾完成了用于图像加速处理的DCT/IDCT变换芯片，UART串行接口等芯片的设计与测试，并成功用于产品中。

作为无源超高频射频识别技术的芯片化实现及应用项目的主要完成人之一，设计完成了满足国际标准的超高频RFID标签芯片，并申请国家专利10余项，发表论文10余篇，芯片样品经封装测试，功能正常，性能稳定。作为我军UHF RFID空中接口标准编制组主要编制人员，进行了我军自主超高频RFID空中接口参数军队标准的制定。该标准于2012年9月正式发布。

**（四）主要成员：李聪 博士，西安电子科技大学副教授**

分别于2003年、2006 年及2011 年在西安电子科技大学取得学士、硕士以及博士学位，博士论文题目为《纳米围栅MOSFET 研究》。2006 年4月留校参加工作，主要研究方向包括嵌入式软件开发，低噪声电路设计以及半导体器件的建模与TCAD仿真。2011年6 月～9 月在欧洲微电子中心（IMEC）进修学习，研修方向为半导体工艺制程及模拟集成电路设计；2015年9月~2016年9月在美国佛罗里达大学做访学学者，研究课题为二维半导体器件的NEGF模拟以及神经突触器件的模拟研究。主持国家自然科学基金项目2项，发表学术论文三十余篇，其中以第一作者发表论文13 篇（其中SCI 检索11篇）。目前是IEEE Member，IEEE Transactions on Electron Devices、Solid-State Electronics、Microelectronics Reliability 以及Chinese Physics B 等刊物的审稿人。

**（五）主要成员：李康 博士，西安电子科技大学副教授**

个人简历：1990年-1994年 重庆大学 学士

1999年-2001年 西安电子科技大学 硕士

2002年-2006年 西安电子科技大学 博士

长期从事小尺寸器件建模及VLSI电路设计方面相关工作。博士期间着重开展Si基超深亚微米MOS器件模型与可靠性模型研究，并完成基于热载流子效应，器件经时击穿效应和NBTI效应的超深亚微米集成电路可靠性评估平台的建立，该平台可集成在商用EDA软件环境中对超深亚微米电路进行可靠性寿命仿真分析。在VLSI集成电路设计研究方面从事了多核片上网络处理器SoC电路的研究工作。开展了将硬件多线程技术、多核多线程处理器VLSI电路设计优化与验证方面的研究。上述研究成果被应用在高性能网络处理器芯片设计中，有效提高了网络处理器的吞吐率性能，能够满足实际网络通信的应用需要。先后承担国家863 高科技VLSI 重大专项、部委科技预先研究、陕西省自然科学基金以及企业联合研究等项目，具有丰富的理论和实验经验。研究工作期间发表包括EI 索引的论文20余 篇，授权专利4 项。

**二、企业知名专家**

**（一）黄国勇 清华大学计算机系学士、硕士、博士**

20年以上EDA工作经历，曾任北京华大电子EDA事业部总经理、中国华大集成电路设计中心软件部总工程师、北京晶智意达科技公司副总经理、深圳市紫光同创电子公司软件部技术总监；先后参加多项国家EDA攻关课题，是“九五”军事电子预先研究项目、“十五”微电子预研项目、863超大规模集成电路SOC重大专项、863集成电路专项SOC设计方法及其关键支撑技术、“十一五”核高基科技重大专项之先进EDA工具平台开发项目、FPGA逻辑综合工具开发等项目或子课题的主要负责人；曾任国家大规模集成电路ICCAD工程研究中心副主任；

有与海外EDA公司和研发机构进行多次技术合作的经历，是主要的技术负责人；

2000年获国务院政府特殊津贴。

1. **黄小立 上海交通大学电气工程与计算机科学学士**

Carnegie Mellon大学电气工程学博士

超过30年的EDA从业经验，曾任EPIC研发副总裁，主导开发了大部分极具竞争力的产品，EPIC在1995年成功上市，并于1997年被Synopsys并购。后创立了CadMOS，并担任首席执行官，CadMOS于2000年被Cadence并购。在Cadence先后担任研发副总裁、营销副总裁、全球市场运营、首席技术官、首席执行官等高级职务，推动和拓展了Cadence公司的软件及硬件产品，增加了多项商务协定，分析产品竞争力，协调产业链上下游关系，主导一系列并购以及管理全球近800多位员工。加入国微集团之前，曾任IBM公司的中国区域总经理。

1. **王宇成 复旦大学电子工程学士、硕士**

Duke大学电子和计算机工程博士

20年以上EDA工作经验，不仅专长于静态时序和统计时序分析，而且对Aprisa的各个方面包括Power分析、时钟树综合和优化、数据库等有所贡献。曾任Advant! R&D经理，开创了Astro项目。曾在Integrated Silicon System公司作为技术带头人，研发了RC提取工具，最终成为Avant!的Star RC产品。

1. **白耿 南开大学电子科学学士、硕士**

伊利诺伊州大学Urbana-Champaign分校电机工程博士

负责时序分析软件设计、噪音分析、延时分析、功耗分析、电迁移效应分析，以及电路优化等方面的工作。杰出的精度和快速的运行性能是强大的P&R的基石，借助于他之前工作中对电路仿真的了解，他成功地研发了P&R的分析引擎。曾任职于Synopsys和Nassda。

**（五）王良清 华中科技大学模式识别专业硕士**

超过15年的复杂SOC芯片的设计验证从业经验，现任国微集团IP中心总经理，其负责的国微系列SOC芯片均一次性流片成功。在国微集团工作期间，曾获得多项专利；2016年因《用于集成系统和功率管理的多层次系统芯片低功耗设计技术》项目获得国家科学技术进步奖二等奖。