

企业介绍

全志科技致力于集成电路设计，是国内少数几家从事系统级超大规模数模混合 SoC 及智能电源管理芯片设计的企业之一。公司主要产品为智能终端应用处理器芯片和智能电源管理芯片。凭借卓越的研发团队及技术实力，公司已在高清视频编解码、高集成度、低功耗等方面达到业界领先水平，目前已成为国内平板电脑应用处理器芯片、高清播放器应用处理器芯片以及智能电源管理芯片市场的主流供应商之一。

企业文化：诚信尊重、团队合作、持续学习、开放进取、专业平等、说到做到；

价值观：市场导向、正直担当、敏捷行动、勇气纪律、品质专业、开放共赢、坚持不懈

算法架构师

岗位职责：深度学习特定场景算法模型设计；深度学习前沿算法预研；深度学习业界动态和趋势分析。

任职要求：国内外重点大学博士；精通 CAFFE/TENSORFLOW 算法平台，CNN/RNN/DNN 算法理论；深度学习相关经验 3 年以上。

算法设计工程师

岗位职责：SLAM 相关算法设计，包括双目深度信息算法，目标跟踪算法；SLAM 相关算法产品化。

任职要求：重点大学硕士以上；熟悉计算机视觉基本算法，如 ADABOOST,SVM 等；熟悉双目视觉基本算法及系统架构；2 年以上计算机视觉相关经验。

高级算法设计工程师

岗位职责：复杂关键技术的突破以及后续改进迭代。

任职要求：重点大学硕士以上；精通视频编解码标准以及基本图像视频算法；精通视频硬件实现；熟悉系统设计基本原理；4 年以上视频编解码 IP 算法经验。

IC 数字设计工程师

岗位职责：完成智能硬件方向 IP 的架构规划与硬件实现；独立带领团队完成 IP 的整体交付；解决 fpga 验证及 LVD 验证出现的问题。

任职要求：集成电路数字设计方向，硕士以上学历；精通 verilog，有扎实的硬件设计基础；熟练使用 verdi, ncverilog 等仿真工具；了解智能硬件、模式识别方向基础知识；有图像处理方面的硬件设计经验。

IC 验证工程师

岗位职责：搭建验证环境，设计并执行测试用例，回归测试，完成仿真调试，达到 Tap out 需求；对 IC 设计项目的验证进度和质量负责，并能承担具体的技术任务。

任职资格：具有 2 年以上相关工作经验，至少有一次成功流片的经验 熟练掌握 SystemVerilog 编程语言、验证工具和 UVM/VMMOVM/（三者至少一种）验证方法、编写 testbench 进行验证；具有一定的 C 或 C++ 等编程语言基础；熟练使用 Linux/Unix 操作系统，了解 Makefile，至少熟悉 TCL、Perl、Shell 任意一种脚本语言。

模拟设计工程设计

岗位职责：模拟模块规格定义；电源/接口/转换方向模拟电路设计；模拟模块验证。

任职要求：硕士以上学历；3 年以上模拟设计相关经验；熟练模拟系统、电路设计、版图设计。

IC 版图设计工程师

岗位职责：模拟版图后端实现。

任职要求：熟悉半导体器件和制造；熟悉模拟电路设计流程和基本的电路系统；熟悉版图设计工具 virtuoso；3 年以上版图相关设计经验。

IC 数字设计工程师

岗位职责：负责整个 SOC 芯片的整合(集成)工作，并向验证,后端团队交付 Netlist；系统 IP 设计与验证工作；参与架构规划,项目管理与设计评审工作。

任职要求：微电子或电子工程专业本科以上学历；扎实的数字电路设计基础；熟悉基于 AMBA 协议的 SOC 总线架构；熟悉 Perl, shell 脚本编程经验；负责过 SOC 整合(集成)工作并有多次 Tape-out 经验；能承受项目按 schedule 交付的压力并有很好的沟通协调能力。

IC 数字设计工程师

岗位职责：协助规划和制定 IP 的发展方向 and 系统 SPEC，制定详细的 IP 设计 SPEC，制定 IP 验证方案；依据 IP 设计 Spec 实现设计，并对设计进行 Block 级和系统级的仿真实验，输出 IP 的系统集成和后端流程所需的交互文件；与 IP 相关的方案开发和 SoC 开发过程中的技术支持。
任职要求：重点院校硕士研究生学历，优秀的本科亦可，微电子或相关专业毕业；具有独立开发中型数字 IP 能力；能够进行 SoC 开发和应用软件开发的技术支持工作；3 年以上数字设计经验，有视频输入输出、显示接口设计经验者优先。

数字后端设计

岗位职责：模块 floorplan, place, CTS, route; 寄生参数提取, DRC/LVS 检查, dummy metal 产生, STA 分析, IR/EM drop 分析等; 整芯片 floorplan 规划, 模块划分。
任职资格：熟练使用 IC Compiler, Starrrc, Prime Time, Calibre, Milkyway, Prime Rail 等 EDA 工具; 熟悉 TCL 语言, shell 语言, perl 语言; 熟悉 SDC, 熟悉 SOC 架构和 floorplan, 熟悉 ICC 数据库的准备; 211 或 985 院校毕业; 半年以上相关行业经验。

IC 模拟设计工程师（电源）

工作职责：电源管理芯片模拟电路设计；芯片从研发到量产的评估、测试和验证；电源方向新技术研究。
任职资格：有三年以上电源管理 IC 设计经验；熟悉各种电源拓扑结构,有 DCDC,charger, LDO 设计经验；具备规划 Layout Floor Plan 的能力；曾量产过复杂 PMIC 或者有量产 BCD 工艺电源 IC 经验者优先；能独立完成模块级正向设计。

IC 模拟设计工程师（音频）

工作职责：音频模拟 IP 系统设计、电路设计，指导规划版图布局；芯片从研发到量产的评估、测试和验证。
任职资格：四年以上相关工作经验；能够按照规格要求，完成混合信号 IP 的系统设计以及电路实现；能够指导 layout 工程师，完成混合信号 IP 的 layout 工作。

简历投递: zhangyunru@allwinnertech.com

