

晶晨半导体-----实习生计划

一、单位简介

晶晨半导体是全球无晶圆半导体系统设计的领导者,为多种开放平台提供各种多媒体电子产品,包括 OTT、IT 机顶盒、智能电视和智能家居产品。

晶晨半导体拥有高度优化的高清多媒体处理引擎、系统 IP 和业界领先的 CPU 和 GPU 技术,为付费电视运营商、OEM 和 ODM 厂商提供产品解决方案。晶晨半导体通过各项专利技术能够实现前所未有的成本、性能和功耗优化。晶晨半导体能够提供 Android 和 Linux 的交钥匙方案,帮助合作伙伴快速部署市场。

晶晨半导体创立于美国加利福尼亚圣克拉拉,并在圣克拉拉、上海、北京、深圳、台北、首尔和法国设有研发中心,支持和销售分支机构。更多信息敬请登录 www.amlogic.com

二、招生基本条件

- 1、全国统考考研成绩达到西安电子科技大学全日制研究生录取分数线;
- 2、所学专业或报考专业与如下某领域相关的:微电子、电子、计算机、软件、信号处理等专业;
- 3、相关专业全日制、非全日制学生;
- 4、诚实守信,勤奋好学;积极肯干,自我驱动力强;具有较好的沟通与表达能力,敢于面对挑战和良好的团队合作意识。

三、招聘计划

1、**招生计划:** 软件类岗位和芯片类岗位共计招聘 20 人。

2、**招聘及培养方向**

软件类招聘岗位

2.1 系统软件开发工程师 (工作地点: 上海/深圳/北京)

职位描述:

主要从事内核开发,芯片内建模块驱动和外设驱动开发,音视频编解码开发, Linux 应用开发

任职资格:

- (1) 计算机或电子相关专业,本科及以上学历;
- (2) 熟练掌握 C 语言/Linux,具有扎实的软件基础知识功底,并具有实际编程经验;
- (3) 熟悉 Linux 内核和驱动框架者优先;
- (4) 从事过单片机,对嵌入式开发有一定了解,具有 ARM 调试环境开发经验者优先;
- (5) 具有 Android 平台开发经验者优先;
- (6) 逻辑清晰,责任感强,具有较强的抗压能力,钻研精神,团队合作意识。

2.2 Android 软件开发工程师 (工作地点: 上海/深圳/北京)

职位描述:

主要从事 Android 系统开发,包括 Android 新版本基于公司 SOC 的升级和维护, Framework 层开发, App 开发,显示系统调试,多媒体中间件开发, HAL 和 HIDL 层的开发维护及自动化测试开发。

任职资格:

- (1) 计算机或电子相关专业,本科及以上学历;

- (2) 熟练掌握 C/C++和 Java 编程语言，具有扎实的软件基础知识功底。熟悉软件编程规范；
- (3) 具有 Python 或者 perl 等脚本语言经验的优先；
- (4) 具有 Android 平台 Framework， APP， 驱动开发经验者优先；
- (5) 对嵌入式开发有一定了解，具有 ARM 调试环境开发经验者优先；
- (6) 逻辑清晰，责任感强，具有较强的抗压能力，钻研精神，团队合作意识。

芯片类岗位：

2.3 模拟/射频 IC 设计工程师（工作地点：上海）

职位描述：

- (1) 配合有经验的设计工程师共同完成深亚微米芯片模拟部分设计，并进行仿真验证；
- (2) 指导版图设计工程师进行版图设计；
- (3) 进行实验室芯片测试验证。

任职资格：

- (1) 电子或微电子相关专业研究生及以上学历；
- (2) 具有一年以上模拟 IC 设计的经验；
- (3) 具有模拟及混合信号仿真工具方面的经验；有过高性能 OPA ,ADC/DAC, PLL, Serdes 或 DC-DC 中一种或几种模拟电路设计经验者优先；
- (4) 能够熟练使用各种实验室仪器者优先。

2.4 后端 IC 设计工程师（工作地点：上海）

职位描述：

负责整个芯片或模块的布局布线设计，包括布局规划，布局布线，时钟树生成，时序优化和收敛，以及 DRC/LVS 物理验证。

任职资格：

- (1) 微电子相关专业研究生及以上学历 2) 可熟练使用 Verilog/TCL/Perl；
- (2) 具有运用 IC Compiler/PrimeTime/Formality/Calibre 等 EDA 工具的经验；
- (3) 精通 SoC 低功耗原理，具有参与 28nm 及以下设计的项目经验者优先。

2.5 数字 IC 设计工程师（工作地点：上海）

职位描述：

- (1) 使用RTL代码设计数字逻辑电路以及对设计模块仿真验证，低功耗分析设计等
- (2) 集成IP到系统SOC并进行系统仿真和验证，设计芯片可测性逻辑；
- (3) 设计各种IP模块，主要包括通信信号处理、图像信号处理、外部高速接口模块等；
- (4) 为基于芯片的软件开发提供支持。

任职资格：

- (1) 电子或微电子专业研究生及以上学历；
- (2) 对设计数字电路及系统具有清晰的概念，对高速电路以及低功耗设计有良好的基础；
- (3) 熟数字设计流程，包括综合，仿真等，具有良好的Verilog HDL编码能力，具有FPGA功能模块开发经验者优先；
- (4) 熟悉System Verilog等验证经验、或芯片Scan可测试性设计的优先、或视频处理过程、算法者优先；
- (5) 具有良好团队合作精神和积极的工作态度。

2.6 SOC 验证工程师（工作地点：上海）

职位描述：

- (1) 负责多媒体或者无线通讯芯片 SoC 模块级和系统级验证；
- (2) 独立完成验证计划的构建，验证平台的设计以及测试向量的建立；

- (3) 全面参与芯片设计流程，从前端验证、后端验证、软硬件协同验证以及 DFT 验证和支持；
- (4) 针对不同功能的模块，设计合理的验证策略。

任职资格：

- (1) 电子或微电子专业研究生及以上学历；
- (2) 熟悉 Verilog 语言，具备微电子数字电路设计的知识和经验；
- (3) 熟悉计算机体系结构，并能够较强的理解相关基础知识，对 ARM 体系结构了解者优先；
- (4) 具备嵌入式软件基础，熟悉 C/C++ 语言，并了解编译、链结、执行的原理；
- (5) 具有通讯或图像视频方面背景知识，或电子、软件、网络应用等相关知识丰富者优先；
- (6) 熟悉验证语言和验证方法学，具有实际验证项目经验的优先。

2.7 图像视频算法工程师（工作地点：上海）

职位描述：

- (1) 图像及视频信号处理算法研究及开发；
- (2) 研究和开发的模块将应用于产业一流SOC产品中的核心部件；
- (3) 熟练运用C/C++/matlab等语言进行系统建模和仿真；
- (4) 为ASIC硬件实现提供验证支持。

任职资格：

- (1) 电子工程、计算机或信号处理相关专业研究生及以上学历；
- (2) 具有扎实的信号处理理论基础；
- (3) 具有运用 C/C++/Matlab 语言建模的实际经验，具有图像视频处理算法设计经验者优先；
- (4) 掌握 ASIC 以及实际信号处理产品设计基础知识者优先；
- (5) 责任感强，思维敏捷，敢于面对挑战和良好的团队合作意识。

四、 招聘及管理体系

1、待遇

- (1) 费用赞助：为学生提供有竞争力的学费、生活费补助；
- (2) 实习津贴：实习期间公司每月准时为学生支付约定实习津贴；
- (3) 福利：
 - 1) 住宿：实习期间公司免费提供住宿；
 - 2) 餐补：与公司员工享受同等待遇，包括加班餐补；
 - 3) 保险：提供人身意外保险，及正常的劳动保护措施；
 - 4) 毕业后入职公司，实习时间可折算工龄，应届生招聘优先与该生签订劳动合同；
 - 5) 学生实习期间发表论文，公司会按照正式员工一样，按照公司相应规章制度奖励。

2、日常管理：与公司普通员工一样，遵守公司各项规章制度，服从公司管理。

3、保密协议：所有实习生均需与公司签署《保密协议》，严禁泄露工作内容及相关成果。

五、 培养计划

企业根据人才发展计划，进一步做好人才储备工作，特开展实习生计划。结合企业的用人需求，针对全日制和非全日制学生全面招聘，让学生提前进入企业，提升实际操作经验，达到双赢的目的。

针对实习生培养计划，我们大致规划如下：

- (1) 实习研究：实习生到公司实习，公司为学生指定企业实习导师，学校导师配合；
- (2) 论文及答辩：企业可为学生提供毕业课题支持，积极协助学生完成毕业论文并答辩；
- (3) 就业：经过学生和企业、导师协商一致后，优秀的实习学生可以提前申请签约就业。

六、联系我们

工作地点：上海、北京、深圳

联系电话：021-50802755

简历投递：hr.campus@amlogic.com

